



Opis przedmiotu zamówienia

- Układ FPGA
- 33 600 warstw logicznych, każda z czterema 6 wejściowymi LUT i 8 przerzutnikami
- 13 Mbitów szybkiej pamięci RAM (3 razy więcej niż Nexys 4 DDR)
- 10 płytek do zarządzania zegarem, każda z pętlą synchronizacji fazy (PLL)
- 740 DSP
- Wewnętrzne prędkości zegara przekraczające 450 MHz
- Wbudowany przetwornik analogowo-cyfrowy (XADC)
- Transceivery GTP do prędkości 3,75 Gb/s
- 512MB pamięci 800 MHz DDR3
- Dedykowany port USB, przeznaczony do programowania JTAG i przesyłania danych
- HDMI
- Mini DisplayPort
- Kodek audio, cztery gniazda 3,5 mm
- 10/100/1000 Ethernet PHY z dołączonym unikalnym adresem MAC
- Most USB-UART
- Host USB HID dla myszy i klawiatur
- Całkowicie wypełnione 160-pinowe złącze FMC LPC
- Gniazdo kart microSD do przechowywania danych (karta nie dołączona)
- EEPROM użytkownika
- 32-bitowy flash quad-SPI
- Cztery złącza Pmod™, Pmod dla sygnałów XADC
- Wbudowane interfejsy użytkownika: monochromatyczny wyświetlacz OLED 128x32, 5 przycisków użytkownika, 8 przełączników użytkownika, 8 diod LED użytkownika
- Ilość: 1 sztuka