



Część I

Wysokowydajna platforma o niskiej mocy, która umożliwia użytkownikom ocenę i rozwój procesora TMS320C5545A i jego urządzeń peryferyjnych – ilość 12 sztuk.

Cechy kluczowe:

- DSP C5545 oparty na architekturze C55x firmy TI
- Wielofunkcyjny bezprzewodowy MCU CC2650 2,4 GHz
- Jednopunktowa antena PCB 2,4 GHz
- 16M-bitowy SPI FLASH
- Gniazdo karty Micro-SD z kartą 8 GB
- Wyświetlacz OLED (matryca pasywna, 96 x 16 pikseli, wyświetlacz monochromatyczny)
- Kodek audio (TLV320AIC3206IRSBT)
- Złącze Micro USB
- Trzy przełączniki użytkownika i trzy diody LED użytkownika
- Jeden przełącznik resetowania i dwie diody LED mocy
- Układ FTDI FT2232HL dla JTAG i UART przez złącze micro USB
- 10-stykowy JTAG dla CC2650 (tylko 1,8 V)
- Wejście liniowe audio (MIC) i wyjście słuchawkowe
- Wbudowany mikrofon (CMC-2242PBL-A)
- Złącza LaunchPad
- Monitory prądu INA (INA219AIDCNR)
- Zasilany przez USB lub LaunchPad
- Wbudowany emulator XDS100 JTAG dla C5545

Część II

DSK stałoprzecinkowego procesora typu C5545 – ilość 10 sztuk

Parametry:

- Stałoprzecinkowy DSP typu C5545 oparty na architekturze Teks Instruments C55x.



- Wykorzystanie Wielofunkcyjnego bezprzewodowego MCU pracującego w standardzie CC2650 2,4 GHz, używanego do komunikacji bezprzewodowej z procesorami sygnałowymi serii C5545.
- Pojedyncza antena 2,4 GHz.
- 16-bitowa pamięć FLASH na magistrali SPI
- Gniazdo kart Micro-SD (max pojemność 8 GB)
- Wyświetlacz OLED (matryca pasywna, 96 x 16 pikseli, wyświetlacz monochromatyczny)
- Kodek audio (TLV320AIC3206IRSBT).
- Złącze Micro USB.
- Trzy przełączniki "użytkownika" i trzy diody LED "użytkownika"
- Jeden przełącznik resetowania i dwie diody LED zasilania.
- Układ FTDI FT2232HL dla JTAG i UART dostępny poprzez złącze micro USB.
- 10-stykowy JTAG dla CC2650 (tylko 1,8 V).
- Wejście liniowe audio (lub mikrofonowe) i wyjście słuchawkowe.
- Mikrofon "pokładowy" (CMC-2242PBL-A).
- Złącza LaunchPad.
- Monitory wykorzystania prądu zasilania INA (INA219AIDCNR).
- Zasilanie przez złącze USB lub LaunchPad.
- Wbudowany emulator XDS100 JTAG dla C5545.

DSK zmiennoprzecinkowego procesora OMAP-L138 (wersja "Low Cost") – ilość 1 sztuka

Parametry:

- 1 Texas Instruments OMAP-L138 procesor składający się z C6748 stało/zmiennoprzecinkowego DSP (456-MHz), procesora ARM926EJ RISC (456-MHz) oraz zegara RTC;
- 128 MB DDR2 SDRAM (150 MHz);
- 128 MB 16-bit NAND FLASH;
- 1 złącze Micro SD/MMC;
- 1 mini-USB Serial Port (on-board serial to USB);



- 1 Fast Ethernet Port (10/100 Mbps) z ledami statusu;
- 1 USB Host port (USB 1.1);
- 1 mini-USB on the go (OTG) port (USB 2.0);
- 1 SATA Port (3Gbps);
- 1 VGA Port (15 pin D-SUB);
- 1 LCD Port (złącza Beagleboard XM);
- 1 wejście wideo sygnału Compositowego (gniazdo RCA);
- 1 wejście dla Leopard Imaging Camera Sensor (36-pin ZIP connector);
- 3 porty AUDIO (1 LINE IN, 1 MIC IN and 1 LINE OUT);
- 14-pin złącze emulatora JTAG (wymagany jest zakup zewnętrznego emulatora np. XDS 100 V2 lub V3).

Emulator typu XDS100 V3 dla DSK zmiennoprzecinkowy procesora OMAP-L138 (w wersji "Low Cost") - ilość 1 sztuka

Parametry:

- wersja emulatora V3 (kompatybilna ze standardem XDS100 V2);
- współpraca z procesorami Texas Instruments OMAP-L138, TMS320C28xx, TMS320C54xx, TMS320C55xx, TMS320C674x TMS320C64x+, TMS320C66x, ARM9, ARM Cortex A9, ARM Cortex A8, ARM Cortex M3, ARM Cortex R4 i oprogramowaniem Code Composer Studio;
- złącza emulatora: TI 14-pin JTAG; TI 20-pin JTAG i standard ARM 20-pin JTAG.