



Dziekan

L.dz. WETI/1358/2019

Gdańsk, dnia 16.04.2019 r.

**Wykonawcy biorący udział w postępowaniu ogłoszonym
w DZUUE nr 153685-2019-PL w dniu 03/04/2019
i na stronie internetowej www.dzp.pg.edu.pl
oraz w siedzibie zamawiającego**

ZAPYTANIA I WYJAŚNIENIA

w postępowaniu nr CRZP/71/009/D/19, ZP/25/WETI/19

dotyczy: zamówienia publicznego prowadzonego w trybie przetargu nieograniczonego pn. „Dostawa sprzętu informatycznego dla Wydziału Elektroniki, Telekomunikacji i Informatyki Politechniki Gdańskiej”.

Działając na podstawie art. 38 ust. 2 ustawy z dnia 29 stycznia 2004 r. Prawo zamówień publicznych (tj. Dz. U. z 2018 r. poz. 1986) Zamawiający, Politechnika Gdańska Wydział Elektroniki, Telekomunikacji i Informatyki informuje, iż w dniu 10.04.2019 r. otrzymał zapytania od Wykonawcy:

Część III

Pytanie 1:

W punkcie „złącza i porty” Zamawiający wyspecyfikował: min. 7xPCI-Express x16. Czy Zamawiającemu chodzi o 7 pełnych slotów PCI-e x16, tzn. mechanicznie i elektrycznie, czy też można zastosować rozwiązanie z częścią slotów PCI-e x8 elektrycznie, a mechanicznie x16? Pytamy, ponieważ dwa procesory Xeon Scalable posiadają 48-linii PCI-e każdy, a to daje razem 96 linii. Natomiast 7 pełnych slotów x16 wymagałoby 112 linii PCI-e.

Odpowiedź:

Zamawiający dopuści następujące złącza:

- min. 7 x PCI-Express x 16, **z jak największą liczbą w pełni PCIe 3.0 x16 mechanicznie i elektrycznie**

MODYFIKACJA SIWZ

Zamawiający na podstawie art. 38 ust. 4 ustawy z dnia 29 stycznia 2004 r. Prawo zamówień publicznych (tj. Dz. U. z 2018 r. poz. 1986) wprowadza zmiany w treści SIWZ:

Zamawiający zmienia treść szczegółowego opisu przedmiotu zamówienia - Załącznik nr 5 do SIWZ w zakresie:

Zmiana nr 1 – w opisie przedmiotu zamówienia

Na stronie 15 „Opisu przedmiotu zamówienia”(Część VII, poz. 2) – załącznik nr 5 do SIWZ jest:
„wydajność serwera, w którym zainstalowano dwa opisywane procesory osiąga następujące wartości”

Na stronie 15 (Część VII, poz. 2)załącznik nr 5 do SIWZ – powinno być

„wydajność serwera, w którym zainstalowano opisany procesor osiąga następujące wartości”

Zmiana 2 – w opisie przedmiotu zamówienia

Na stronie 15 „Opisu przedmiotu zamówienia”(Część III, złącza i porty) – załącznik nr 5 do SIWZ jest:

- min. 7 x PCI-Express x 16

Na stronie 15 „Opisu przedmiotu zamówienia”(Część III, złącza i porty) – załącznik nr 5 do SIWZ powinno być :

- min. 7 x PCI-Express x 16, **z jak największą liczbą w pełni PCIe 3.0 x16 mechanicznie i elektrycznie.**

W związku z wprowadzonymi zmianami Zamawiający dokonuje zmiany Załącznika nr 5 do SIWZ. Załącznik ten otrzymuje brzmienie: Załącznik nr 5 do SIWZ – zmodyfikowany.

Wprowadzone zmiany mają moc wiążącą i stanowią integralną część SIWZ.

Pozostałe postanowienia SIWZ pozostają bez zmian. Termin składania ofert nie ulega zmianie.

Dziekan



prof. dr hab. inż. Jerzy Wtorek, prof. zw. PG

Załączniki:

1/ Załącznik nr 5 do SIWZ - zmodyfikowany