



**POLITECHNIKA  
GDAŃSKA**

WYDZIAŁ ELEKTRONIKI,  
TELEKOMUNIKACJI I INFORMATYKI

Dziekan

Nr zamówienia: **ZZ/120/009/2019**

Gdańsk, dnia 07.02.2019 r.

## **INFORMACJA O UDZIELENIU ZAMÓWIENIA**

### **Nazwa Zamawiającego:**

Politechnika Gdańska  
Wydział Elektroniki,  
Telekomunikacji i Informatyki  
ul. Narutowicza 11/12  
80-233 Gdańsk

Politechnika Gdańska Wydział Elektroniki, Telekomunikacji i Informatyki informuje, że udzieliła zamówienia na usługę modyfikacji prototypu układu scalonego aparatem FIB w ramach projektu „Sensor CMOS z inteligentną siecią pikseli o strukturze warstwowej do szybkiej rejestracji i jednoczesnego wydobywania informacji z obrazu” finansowanego ze środków Narodowego Centrum Nauki, następującym wykonawcy:

**Nanores sp. z o.o., sp. k.**  
**Ul. Bierutowska 57-59**  
**51-317 Wrocław**

Oferta wykonawcy spełnia wszystkie warunki zamówienia określone w ogłoszeniu o zamówieniu z dnia 30.01.2019 r.

Więcej ofert w postępowaniu nie złożono.

Dziekan

prof. dr hab. inż. Jerzy Wtorek, prof. zw. PG