



OZNACZENIA:

- ☐ - Oprawa świetłkowa nastropowa 4x18W z rastroem
- ☐ R - Projektowana rozdzielnica R dla gniazd ogólnych 230V
- ☐ RK - Projektowana rozdzielnica RK dla gniazd komputerowych 230V
- ☐ K - Proj. gniazdo wtyczkowe podwójne 2P+Z, 230V
- ☐ ZG1 - Projektowany zestaw gniazd ZG1(1xRJ45 + 2x230V + 2x 230VK)
- ☐ ZG2 - Projektowany zestaw gniazd ZG2(2xRJ45 + 2x230V + 2x 230VK)
- ☐ ZG3 - Projektowany zestaw gniazd ZG3(2xRJ45 + 2x230V + 4x 230VK)
- ☐ K - Projektowana skrzynka dla switch 16 port(DES1016D)
- ☐ R6 - Projektowany rozgaęznik dla przewodów do 4 mm² dla WLZ
- ☐ RKO - Istniejące rozgaęzniki dla zasilania gniazd komputerowych
- ☐ P0 - Istniejąca puszka zasilająca oświetlenia 230V

UWAGI:

1. WLZ prowadzić w istniejących korytarzach w suficie podwieszonym korytarzy od przy pom. 110 do rozgaęznika przy pom. 107 i do pom. 101
2. Stare WLZ-ty w pomieszczeniach 101 i 107 oraz rozdzielnice zdemontować
3. Istniejące instalacje oświetlenia i oprawy należy zdemontować
4. Projektowane gniazda ogólne 230V zasilac z projektowanych rozdzielnic R
5. Projektowane gniazda komputerowe 230V zasilac z projektowanych rozdzielnic RK
6. Projektowane instalacje oświetlenia i do wszystkich gniazd 230V prowadzić p/t
7. Projektowane przewody internetowe prowadzić w osłonie korytek lub rur PCV
8. Szczegółowe lokalizacje elementów montowanych w poszczególnych pomieszczeniach uzgadniać na roboczo z Inwestorem

INWESTOR:	POLITECHNIKA GDAŃSKA WYDZIAŁ ELEKTRONIKI TELEKOMUNIKACJI I INFORMATYKI ul. G. Narutowicza 11/12, 80-233 Gdańsk		
NAZWA OPRAC.	Remont w pomieszczeniach Katedr budynku w 2014r. Wydziału Elektroniki, Telekomunikacji i Informatyki Politechniki Gdańskiej		
FAZA OPRAC.	PROJEKT BUDOWLANO-WYKONAWCZY INSTALACJI ELEKTRYCZNYCH		
NAZWA RYS.	Plan instalacji zasilania, oświetlenia i gniazd 230V 1 piętro	SKALA:	1:100
PROJ.	mgr inż. Zbigniew Ryko upr. GT-4630/884/77	NR RYS.	2

04.2014r.