

Dziekan

Gdańsk, dnia 14.02.2014r.

dot. postępowania o udzielenie zamówienia publicznego na dostawę platform i zestawów ewaluacyjnych dla Katedry Systemów Multimedialnych Wydziału Elektroniki, Telekomunikacji i Informatyki Politechniki Gdańskiej CRZP/40/009/D/14

Zmiana treści SIWZ

Zamawiający na podstawie art. 38 ust. 4 Ustawy z dnia 29 stycznia 2004 roku Prawo Zamówień Publicznych (Dz. U. z 2013 poz.907 z późn. zm.) dokonuje zmiany treści Specyfikacji Istotnych Warunków Zamówienia:

W Załączniku nr 7 do SIWZ w poz.1 zmienia się zapis :

Przed zmianą:

Platforma ewaluacyjna dla wielordzeniowych procesorów DSP KeyStone II,

3 sztuki

- Wbudowany procesor nie słabszy niż: DSP 66AK2H14 SoC
 - 8 rdzeni DSP C66
 - 4 rdzenie ARM Coretex A15
- Wbudowany emulator JTAG np. XDS200
- Środowisko programistyczne Code Composer Studio v5 lub nowszy
- Obsługa MCSDK (Multicore Software Development Kit) lub odpowiednik
- Zintegrowana pamięć niemniejsza niż 2 GB ECC DDR3
- Możliwość rozszerzenia pamięci do min. 8 GB ECC DDR3 1333 SO-DIMM
- Min. 512 MB NAND Flash
- Min. 128 Mb NOR Flash
- Min. 1Mb I2C EEPROM
- Co najmniej dwa zintegrowane porty Ethernet 10/100/1000
- Wejście GPS
- Złącze uSIM
- Wyświetlacz LCD
- Programowalne diody LEDs i przełączniki DIP
- Zasilacz kompatybilny z platformą
- Przewód Mini USB
- Okablowanie

Po zmianie:

Platforma ewaluacyjna dla wielordzeniowych procesorów DSP KeyStone II,

lub równoważna spełniająca parametry:

3 sztuki

- Wbudowany procesor nie słabszy niż: DSP 66AK2H14 SoC
 - 8 rdzeni DSP C66
 - 4 rdzenie ARM Coretex A15
- Wbudowany emulator JTAG np. XDS200
- Środowisko programistyczne Code Composer Studio v5 lub nowszy
- Obsługa MCSDK (Multicore Software Development Kit) lub odpowiednik
- Zintegrowana pamięć niemniejsza niż 2 GB ECC DDR3
- Możliwość rozszerzenia pamięci do min. 8 GB ECC DDR3 1333 SO-DIMM
- Min. 512 MB NAND Flash
- Min. 128 Mb NOR Flash
- Min. 1Mb I2C EEPROM
- Co najmniej dwa zintegrowane porty Ethernet 10/100/1000
- Wejście GPS
- Złącze uSIM
- Wyświetlacz LCD
- Programowalne diody LEDs i przełączniki DIP
- Zasilacz kompatybilny z platformą
- Przewód Mini USB
- Okablowanie

W Załączniku nr 7 do SIWZ w poz.2 zmienia się zapis :

Przed zmianą:

Pamięć RAM 8GB 1333MHz ECC DDR3 SODIMM,

3 sztuki

- Rodzaj pamięci: ECC
- Pojemność pamięci: 8 GB
- Liczba pamięci w zestawie: 1 x 8GB
- Częstotliwość szyny pamięci: 1333 MHz

Po zmianie:

Pamięć RAM 8GB 1333MHz ECC DDR3 SODIMM

lub równoważna spełniająca parametry

3 sztuki

- Rodzaj pamięci: ECC
- Pojemność pamięci: 8 GB
- Liczba pamięci w zestawie: 1 x 8GB
- Częstotliwość szyny pamięci: 1333 MHz

Lub

Pamięć RAM 8GB 1333MH DDR3 SODIMM,

lub równoważna spełniająca parametry

3 sztuki

- Pojemność pamięci: 8 GB
- Liczba pamięci w zestawie: 1 x 8GB
- Częstotliwość szyny pamięci: 1333 MHz

W Załączniku nr 7 do SIWZ w poz.3 zmienia się zapis :

Przed zmianą:

Komputer jednocukładowy bazujący procesorze TI DM3730

- Wbudowany procesor nie słabszy niż: TI DM3730
 - 1GHz ARM Cortex-A8
 - TMS320C64x
- Min. 512-MB LPDDR RAM
- High-speed USB 2.0 OTG
- Co najmniej 2 zintegrowane porty high-speed USB 2.0
- Zintegrowany port 10/100 Ethernet
- Złącze DVI-D (digital computer monitors and HDTVs)
- Złącze S-video (TV out)
- Złącze Stereo audio out/in
- Slot kart microSD
- Karta pamięci nie mniejsza niż. 4-GB microSD z adapterem MMC
- Debugger – Emulator JTAG
- Camera port zgodny z CSI(Camera Serial Interface)
- Rozmiary nie większe niż 8 cm x 8 cm x 2 cm
- Zasilacz kompatybilny z komputerem
- Okablowanie

Moduł kamery zgodny z interfejsem ww. komputera jednocukładowego,

lub równoważny spełniająca parametry

- przetwornik nie mniejszy niż 5M MT9P031
- uchwyt do montażu obiektywów CS
- brak obiektywu
- zasilanie 5V
- interfejs I2C/CSI

Obiektyw do sensorów megapikselowych do ww. modułu kamery,

lub równoważny spełniająca parametry

- Format 1/3"
- Ogniskowa 2.8-8mm
- Przysłona automatyczna
- Mocowanie obiektywu CS

Po zmianie:

Komputer jednocukładowy bazujący procesorze TI DM3730

lub równoważny spełniający parametry

- Wbudowany procesor nie słabszy niż: TI DM3730
 - 1GHz ARM Cortex-A8
 - TMS320C64x
- Min. 512-MB LPDDR RAM
- High-speed USB 2.0 OTG
- Co najmniej 2 zintegrowane porty high-speed USB 2.0
- Zintegrowany port 10/100 Ethernet
- Złącze DVI-D (digital computer monitors and HDTVs)
- Złącze S-video (TV out)
- Złącze Stereo audio out/in
- Slot kart microSD
- Karta pamięci nie mniejsza niż. 4-GB microSD z adapterem MMC
- **Złącze do Debugger-Emulator JTAG**
- Camera port zgodny z CSI(Camera Serial Interface)
- Rozmiary nie większe niż 8 cm x 8 cm x 2 cm
- Zasilacz kompatybilny z komputerem
- Okablowanie

Moduł kamery zgodny z interfejsem ww. komputera jednocukładowego,

- przetwornik nie mniejszy niż 5M MT9P031
- uchwyt do montażu obiektywów CS
- brak obiektywu
- zasilanie 5V
- interfejs I2C/CSI

Obiektyw do sensorów megapikselowych do ww. modułu kamery, 3 sztuki

- Format 1/3"
- Ogniskowa 2.8-8mm
- Przysłona automatyczna
- Mocowanie obiektywu CS

Powyższe zmiany stanowi integralną część SIWZ.

DZIEKAN

prof. dr hab. inż. Krzysztof Goczyła