



INNOWACYJNA GOSPODARKA
NARODOWA STRATEGIA SPÓJNOŚCI

UNIA EUROPEJSKA
EUROPEJSKI FUNDUSZ
ROZWOJU REGIONALNEGO



Projekt współfinansowany ze środków Unii Europejskiej w ramach Europejskiego Funduszu Rozwoju Regionalnego Inżynieria Internetu Przyszłości nr POIG 01.01.02-00-045/09-00

Załącznik VIII do siwz

CZEŚĆ VIII

Urządzenie 1. Zestaw uruchomieniowy pracujący pod kontrolą systemu MIKROTIC level minimum 5 - SZTUK 5 (pięć) – CPV 31712114-2 (Zintegrowane obwody elektroniczne)

Zestaw uruchomieniowy pracujący pod kontrolą systemu MIKROTIC level minimum 5 – lub równoważny		Ilość – 5 sztuk
L.p.	Opis minimalnych wymagań	
1	W zakresie sprzętowym	
1.1	Przez równoważny zamawiający będzie rozumiał zestaw uruchomieniowy dla procesora spełniający parametry: - Płyta główna z rodziny Mikrotik RouterBOARD 493G - Wysokowydajny specjalizowany 32-bitowy procesor z rodziny Atheros AR7X - Trzy (3) sloty miniPCI - Minimum 8 (osiem) portów Gigabit Ethernet - 256 MB DDR SRAM - jeden (1) port USB 2.0 - jeden (1) port RS-232 - Licencja minimum level 5	
1.2	Obudowa wewnętrzna dopasowana do płyty głównej	
1.3	Dwa (2) moduły WI-FI - MiniPCI Mikrotik R52HN, 802.11a/b/g/n dual band, High Power	
1.4	Trzy (3) anteny mocowane do obudowy ze złączami dopasowanymi do złącz modułów WI-FI	
2.	W zakresie usług gwarancyjnych	
2.1	- Min. 12 miesiące gwarancji	
3.	W zakresie wyposażenia dodatkowego	
3.1	- Zasilacz z kablem wysokoprądowy dostosowany do płyty głównej	



Politechnika Gdańska
Wydział Elektroniki,
Telekomunikacji i Informatyki
ul. G. Narutowicza 11/12
80-233 GDĄNSK

Koordynator projektu:
+48 58 22 23,
Faks: +48 58 347 19 65
www.iip.net.pl, e-mail:
jowoz@eti.pg.gda.pl

