



INNOWACYJNA GOSPODARKA
NARODOWA STRATEGIA SPÓJNOŚCI

UNIA EUROPEJSKA
EUROPEJSKI FUNDUSZ
ROZWOJU REGIONALNEGO



Projekt współfinansowany ze środków Unii Europejskiej w ramach Europejskiego Funduszu Rozwoju Regionalnego Inżynieria Internetu Przyszłości nr POIG 01.01.02-00-045/09-00

Załącznik VII do siwz

CZĘŚĆ VII

Urządzenie 1. Zestaw uruchomieniowy dla procesora o architekturze ARM 9 - SZTUK 4 (cztery) – CPV 31712114-2 (Zintegrowane obwody elektroniczne)

Zestaw uruchomieniowy dla procesora o architekturze ARM 926 o symbolu AT91SAM9G45 lub równoważny		Ilość – 4 sztuki
L.p.	Opis minimalnych wymagań	
1	W zakresie sprzętowym	
1.1	Przez równoważny zamawiający będzie rozumiał zestaw uruchomieniowy dla procesora spełniający parametry: - Płyta główna z obsadzonym procesorem ARM 926 taktowanym zegarem 400 MHz lub szybszym - 32-bitowy procesor typu ARM o architekturze RISC – ze wsparciem ISA (Instruction Set Architectures), o wydajności DMIPS/MHz (1.1) i równoważnej wynikowej wydajności nie mniejszej niż 400 DMIPS. - Zainstalowana pamięć 256 MB DDR2 RAM - Zainstalowaną pamięć 64 KB SRAM - Zainstalowaną pamięć 64 KB ROM - Wbudowanym kolorowym, dotykowym wyświetlaczem LCD - Złączem USB 2.0 - Złączem Ethernet 10/100 Mbit/s - Kontrolerem dźwięku zgodnym ze specyfikacją AC'97 z wyjściami i wejściem mikrofonowym - Portami szeregowymi - CDROM z oprogramowaniem oraz dokumentacją	
2.	W zakresie usług gwarancyjnych	
2.1	- Min. 12 miesiące gwarancji	
3.	W zakresie wyposażenia dodatkowego	
3.1	- Zasilacz z kablem lub zasilanie z kabla USB	

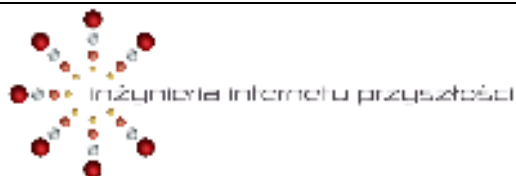
Urządzenie 2. Zestaw uruchomieniowy dla procesora o architekturze ARM 7 - SZTUK 4 (cztery) – CPV 31712114-2 (Zintegrowane obwody elektroniczne)

Zestaw uruchomieniowy dla procesora ARM 7 symbolu Embest-LPC2478B z panelem LCD – lub równoważny		Ilość – 4 sztuki
L.p.	Opis minimalnych wymagań	
1	W zakresie sprzętowym	
1.1	Przez równoważny zamawiający będzie rozumiał zestaw uruchomieniowy dla procesora spełniający parametry: - Płyta główna NXP LPC2478 ARM7S Board	



Politechnika Gdańska
Wydział Elektroniki,
Telekomunikacji i Informatyki
ul. G. Narutowicza 11/12
80-233 GDAŃSK

Koordynator projektu:
+48 58 22 23,
Faks: +48 58 347 19 65
www.iip.net.pl, e-mail:
jowoz@eti.pg.gda.pl





INNOWACYJNA GOSPODARKA
NARODOWA STRATEGIA SPÓJNOŚCI

UNIA EUROPEJSKA
EUROPEJSKI FUNDUSZ
ROZWOJU REGIONALNEGO



Projekt współfinansowany ze środków Unii Europejskiej w ramach Europejskiego Funduszu Rozwoju Regionalnego Inżynieria Internetu Przyszłości nr POIG 01.01.02-00-045/09-00

	<ul style="list-style-type: none">- 32-bitowy procesor typu ARM o architekturze ARMv4T (Von Neumann) – ze wsparciem ISA (Instruction Set Architectures), o wydajności DMIPS/MHz (1.1) i równoważnej wynikowej wydajności nie mniejszej niż 78 DMIPS.- RS-232 Serial Cable / DB9 F-M- USB Cable / A-B- RJ45 Ethernet Cable- LCD Panel- CDROM z oprogramowaniem oraz dokumentacją
2.	W zakresie usług gwarancyjnych
2.1	- Min. 12 miesiące gwarancji
3.	W zakresie wyposażenia dodatkowego
3.1	- Zasilacz z kablem lub zasilanie z kabla USB



Politechnika Gdańska
Wydział Elektroniki,
Telekomunikacji i Informatyki
ul. G. Narutowicza 11/12
80-233 GDĄNSK

Koordynator projektu:
+48 58 22 23,
Faks: +48 58 347 19 65
www.iip.net.pl, e-mail:
jowoz@eti.pg.gda.pl

