

## OPIS PRZEDMIOTU ZAMÓWIENIA

### DOSTAWA 7 szt. ZESTAWÓW RADIA PROGRAMOWALNEGO DO PROJEKTU DUCH DLA KSSI<sup>R</sup> WYDZIAŁU ELEKTRONIKI, TELEKOMUNIKACJI I INFORMATYKI POLITECHNIKI GDAŃSKIEJ

Każdy zestaw radia programowalnego składa się z:

- **Urządzenie radia programowalnego:**
  - minimum 1 GB pamięci DDR3;
  - podwójny port sieciowy SFP+ umożliwiający pracę z szybkością 1/10 Gigabit;
  - wyposażone w interfejs PCIe x4;
  - możliwość obsługi urządzenia za pomocą dedykowanych bibliotek programowych zawierających API dla języków programowania C++/Python dla systemu operacyjnego Linux;
  - wyposażone w interfejs diagnostyczny JTAG;
  - oparte na macierzy FPGA zawierającej:
    - minimum 406000 komórek logicznych;
    - minimum 28,620 Kb pamięci;
    - częstotliwość zegara minimum 200 MHz;
    - przepustowość próbek na kanał (16-bit) minimum 200 MS/s;
  - rozdzielczość przetwornika ADC, min. 14 bitów, z szybkością próbkowania 200 MS/s;
  - rozdzielczość przetwornika DAC, min. 16 bitów, z szybkością próbkowania 800 MS/s.
  - wraz z zasilaczem i kablem zasilającym urządzenie z polskim wtykiem;
  - gwarancja min. 24 miesięcy
- **Płyta radiowa kompatybilna z wybranym modelem urządzenia radia programowalnego:**
  - dwukanałowe pasmo pracy od 10 MHz do 6 GHz (szerokość pasma min. 160 MHz w trybie nadawania oraz 84 MHz w trybie odbierania w paśmie 10 MHz - 500 MHz);
  - praca w trybie full duplex;
  - gwarancja min. 24 miesięcy
- **Płyta możliwa do montażu w wybranym modelu urządzenia radia programowalnego:**
  - zawierająca wysoko stabilny oscylator kwarcowy GPSDO (OCXO) zapewniający sygnał referencyjnych 1 PPS oraz 10 MHz;
  - gwarancja min. 24 miesięcy