

Część

	Nazwa	Specyfikacja	Ilość
Część I			
1	Moduł wbudowany do stacji GRS	Specyfikacja modułu: - częstotliwość procesora minimum 3.3 GHz - ilość rdzeni 4 - pamięć podręczna L3 minium 6MB - obsługiwana pamięć DDR3 do 32 GB - zintegrowany procesor graficzny - radiator - format miniITX z gniazdem 1150, przeznaczona do pracy w ciężkich warunkach - ilość gniazd pamięci 2 - obsługiwana pamięć DDR3 1600 i 1866 MHZ - min 1 x RJ45 -2 x USB - min 2 x USB 3.0 - obsługa RAID - min 2 x SATA III - złącze PCI-Express x16 - pamięć DDR3-1866 (PC3-15000) 1x8GB, taktowanie 1866MHz, CL9, XMP - zasilacz kompatybilny z płytą, oraz pasujący do obudowy "Panel rack 19 pod zabudowę płyt miniITX"	3
2	Układ FPGA w obudowie PQFP208	Układ FPGA w obudowie PQFP208: - 158 I/O - LVCMOS, LVTTTL, HSTL, and SSTL single-ended signal standards - 3.3V, 2.5V, 1.8V, 1.5V, and 1.2V signaling - 5508 Logic Cells (2448 Slices) - Enhanced 18 x 18 multipliers with optional pipeline	3

		- IEEE 1149.1/1532 JTAG programming/debug port	
3	Pamięć do układu FPGA (kompatybilna z układem FPGA opisanym w tym zamówieniu)	2Mb In-System Programmable PROM (Flash) RoHS, TSSOP20	3
4	Generator 100MHz	Generator kwarcowy 100MHz SMD 7x5x1.8mm 3.3V	3
5	Regulator napięcia	Voltage Regulators - Switching Regulators SYNCH RECT W/ENABLE STEP-DOWN REG 1.7	10
6	Dławik do regulatora napięcia	Dławik: drutowy; 4,7uH; 1,3A; 0,12Ω; SMD; Wym.korp:4x3,9x1,8mm	10
Część II			
1	PCB do prototypu BRT	Wykonanie PCB do prototypu BRT: - dwustronna FR4, grubość 1.5mm - soldermaska - brak cynowania HAL - termin realizacji 7 dni	2