



OZNACZENIA:

- ☐ - Oprawa świetłkowa nasropowa 4x18W z rastrem
- ☐ R - Projektowana rozdzielnica R dla gniazd ogólnych 230V
- ☐ RK - Projektowana rozdzielnica RK dla gniazd komputerowych 230V
- ☐ - Proj. gniazdo wtyczkowe podwójne 2P+Z, 230V
- ☐ ZG1 - Projektowany zestaw gniazd ZG1(1xRJ45 + 2x230V + 2x 230V/k)
- ☐ ZG2 - Projektowany zestaw gniazd ZG2(2xRJ45 + 2x230V + 2x 230V/k)
- ☐ ZG3 - Projektowany zestaw gniazd ZG3(2xRJ45 + 2x230V + 4x 230V/k)
- ☐ K - Projektowana skrzynka dla switch 16 port(DES1016D)
- ☐ P 6 - Projektowany rozgałęźnik dla przewodów do 4 mm² dla WLZ
- ☐ PK 6 - Istniejące rozgałęźniki dla zasilania gniazd komputerowych
- ☐ P 0 - Istniejąca puszka zasilająca oświetlenia 230V

UWAGI:

1. WLZ prowadzić w istniejących korytkach w suficie podwieszonym korytarzy od przy pom. 110 do rozgałęźnika przy pom. 107 i do pom. 101
2. Stare WLZ-ty w pomieszczeniach 101 i 107 oraz rozdzielnice zdemontować
3. Istniejące instalacje oświetlenia i oprawy należy zdemontować
4. Projektowane gniazda ogólne 230V zasilac z projektowanych rozdzielnic R
5. Projektowane gniazda komputerowe 230V zasilac z projektowanych rozdzielnic RK
6. Projektowane instalacje oświetlenia i do wszystkich gniazd 230V prowadzić p/t
7. Projektowane przewody internetowe prowadzić w osłonie korytek lub rur PCV
8. Szczegóły lokalizacji elementów montowanych w poszczególnych pomieszczeniach uzgadniać na roboczo z Inwestorem

INWES-TOR	POLITECHNIKA GDAŃSKA WYDZIAŁ ELEKTRONIKI TELEKOMUNIKACJI I INFORMATYKI ul. G. Narutowicza 11/12, 80-233 Gdańsk		
NAMAZWA Opisac	Remont w pomieszczeniach Katedr budynku w 2014r. Wydziału Elektroniki, Telekomunikacji i Informatyki Politechniki Gdańskiej		
FAZA Opisac	PROJEKT BUDOWLANO-WYKONAWCZY INSTALACJI ELEKTRYCZNYCH		
NAMAZWA Rys.	Plan instalacji zasilania, oświetlenia i gniazd 230V I piętro		
PRACJ	mgr inż. Zbigniew Rytko upr. GT-III-630/884/17	NR RYS.	2

04.2014r.